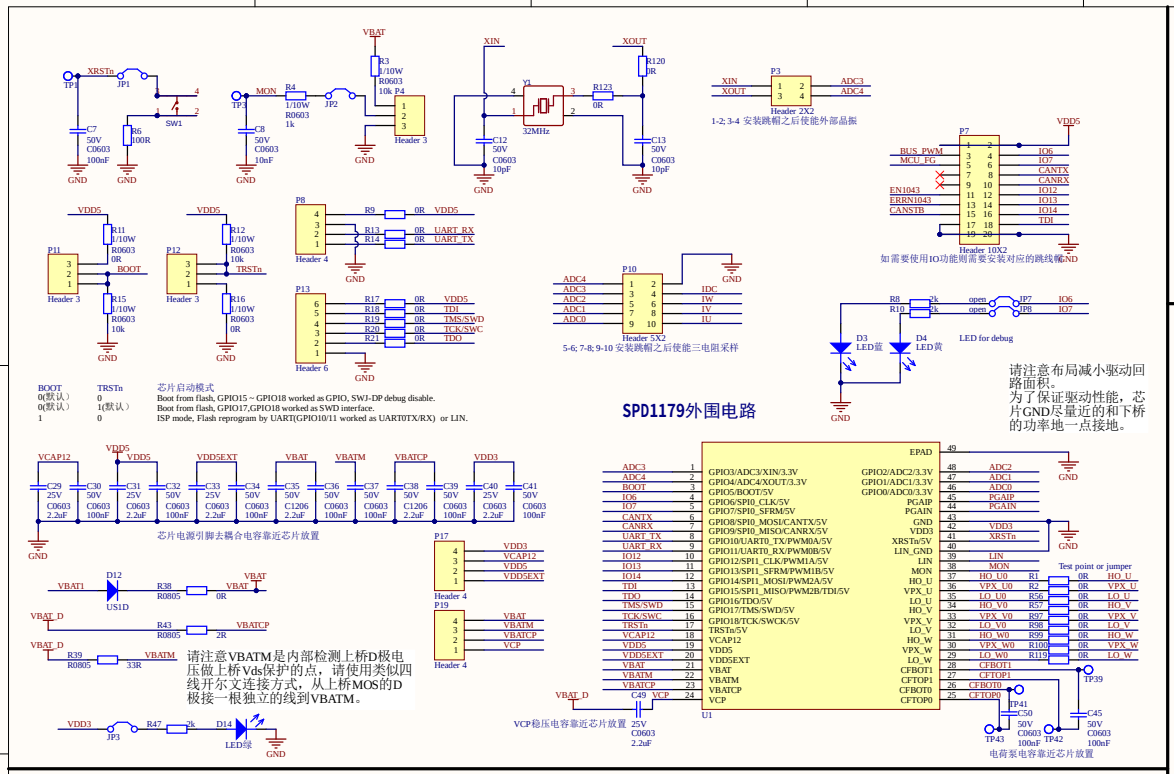
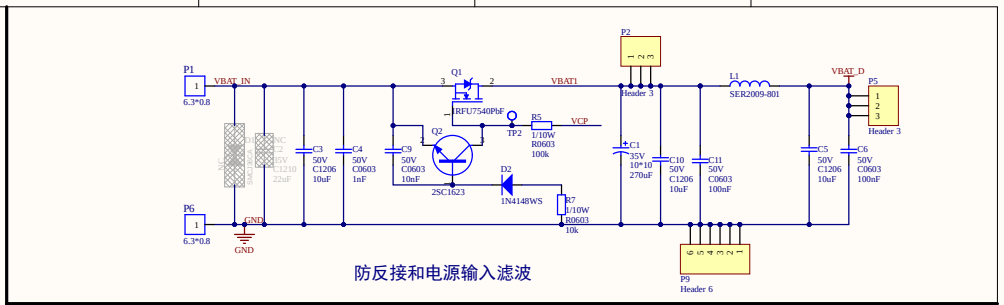
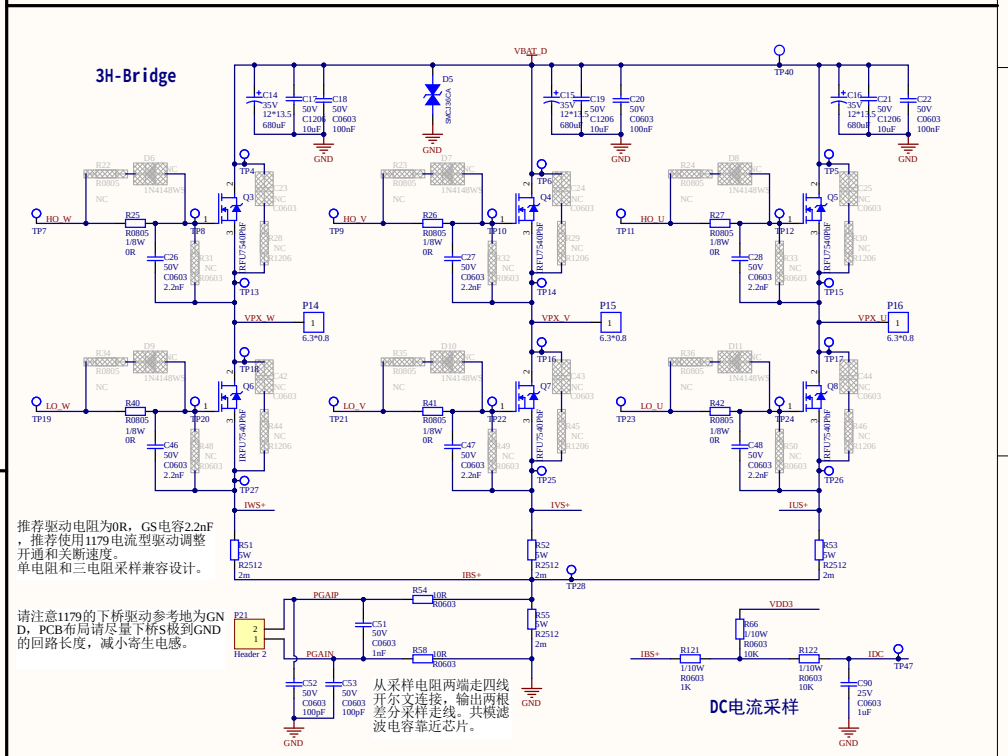
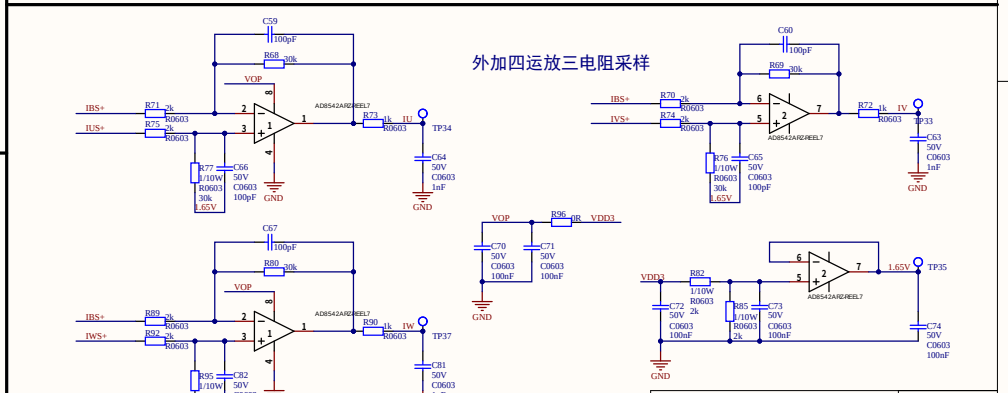

SPD1179外围电路
BOOT 0(默认) 0(默认) 1
TRSTn 0 1(默认) 0
芯片启动模式
Boot from flash, GPIO15 ~ GPIO18 worked as GPIO, SWJ-DP debug disable.
Boot from flash, GPIO17,GPIO18 worked as SWD interface.
ISP mode, Flash reprogram by UART(GPIO10/11 worked as UART0TX/RX) or LIN.
芯片电源引脚去耦合电容靠近芯片放置
请注意VBATM是内部检测上桥FD极电压做上桥Vds保护的点，请使用类似四线开尔文连接方式，从上桥MOS的D极接一根独立的线到VBATM。
5-6; 7-8; 9-10 安装跳帽之后使能三电阻采样
1-2; 3-4 安装跳帽之后使能外部晶振
如需要使用IO功能则需要安装对应的跳线帽
LED for debug
请注意布局减小驱动回路面积。
为了保证驱动性能，芯片GND尽量近的和下桥的功率地一点接地。
VCP稳压电容靠近芯片放置
电荷泵电容靠近芯片放置
CAN PHY接口电路
CAN PHY供电建议要外置LDO。
PHY靠近MCU布局。
CAN 特定帧唤醒
CANRX隐性为高电平（睡眠）
CANRX显性为低电平（唤醒）
PWM输入
开漏输出
LIN输入


防反接和电源输入滤波


3H-Bridge
推荐驱动电阻为0R，GS电容2.2nF，推荐使用1179电流型驱动调整开通和关断速度。
单电阻和三电阻采样兼容设计。
请注意1179的下桥驱动参考地为GND，PCB布局请尽量下桥S极到GND的回路长度，减小寄生电感。
从采样电阻两端走四线开尔文连接，输出两根差分采样走线。共模滤波电容靠近芯片。
DC电流采样


外加四运放三电阻采样
Title SPD1179_Demo_Board
Number:*
Revision:V2
Date: 2023/3/10
Sheet1 of 1
SPINTROL